

T2000 ISS Advanced Training Course

일수	오전 [09:00 ~ 11:30]	오후 [13:00 ~ 17:00]
Day 1	이론 과정 T2000 ISS Configuration File Structure of OTPL	이론 과정 Creating a Test class Manual reference Device 실습 과정 ATK1C 소개 + OASISHW.def Lab 1 - Making soc & pin
Day 2	Device 실습 과정 Write & Compile O/S test Floweditor 및 Test Instance editor 사용법 Lab 2 - Specificationset 만들기 Write & Compile Input leakage test	Device 실습 과정 I2C protocol 소개 및 TStiming Timing 키워드에 대한 설명 Lab 3 - Device Power on & Poweroff 만들기 Lab 4 - Pattern 실행을 위한 Timing 만들기 Lab 5 - Pattern edit & Compile
Day 3	Device 실습 과정 Write & Compile VOH // VOL Write & Compile VIL // VIH Search test	T2000 심화 과정 Block Diagram Tool을 활용한 Test 기법 Laboratory 5th Power Sequence Viewer Laboratory 6th
Day 4	T2000 심화 과정 Shmoo Tool을 활용한 Function Test Laboratory 3rd Pattern Editor, Pattern List Editor 그리고 Pattern Cycle Viewer를 활용한 Function Test Debugging Laboratory 4th	Device 실습 과정 Write & Compile IOZ Flow nesting 기법 소개 Write & Compile Operating Current Lab 6 - Operating current
Day 5	T2000 심화 과정 System Editor를 활용한 Hardware Setting Condition 변경 Laboratory 1st Statistical Analysis Tool을 활용한 IDD Test & Image Processing Test Laboratory 2nd	T2000 Operation KVM Switch 사용법 SiteC & IPE 원격접속 GUI tool 사용법 설비 Reboot 시 Cal/Diag Tool 사용법- Condition Flag 사용법 FlowEditor - TestInstance Editor - TestConditon Editor를 사용한 Test 조건 변경 Testplan looping
Day 6	이론 과정 4.8GICAP Introduction 4.8GICAP Programing [D-PHY / C-PHY]	이론 과정 4.8GICAP New Function T2000 ISS IPL Tutorial : Image Container / Manipulator
Day 7	Device 실습 과정 Write & Compile Image Capture test Lab 7 - Test Pattern Mode (Colorbar) 이론 과정 Capture Error	T2000 심화 과정 Image Analysis & LP Sequence Viewer & Margin Tool Laboratory 7th Freerun Clock을 사용한 Image Data Capture 기법 Laboratory 8th
Day 8 & Day 9	Device 실습 과정 Write & Compile Image Processing Image Analysis 사용법 Sample Image 를 활용하여 filtermath 실습 Lab 8 & 9 실습 이론 과정 T2000 ISS IPL Tutorial : Math / BlockMath Class T2000 ISS IPL Tutorial : Filter/SliceMath	
Day 10	T2000 심화 과정 DMEM을 사용한 Function Test Failed Information 취득기법 Laboratory 11th EventPath를 사용한 VBUMP 활용 기법 Laboratory 12th DSRC를 사용한 Dynamic Pattern modify on Load 기법 Laboratory 13th	T2000 심화 과정 Pattern running Option과 Pattern Instruction/Option의 활용 Laboratory 9th 1Gbps Digital Module Frequency Test Laboratory 10th